

รายละเอียดของรายวิชา

ชื่อสถาบันอุดมศึกษา มหาวิทยาลัยราชภัฏอุบลราชธานี
วิทยาเขต/คณะ/ภาควิชา คณะเทคโนโลยีอุตสาหกรรม หลักสูตรสาขาวิชาเทคโนโลยีคอมพิวเตอร์

หมวดที่ 1 ลักษณะและข้อมูลโดยทั่วไปของรายวิชา

1. รหัสและชื่อรายวิชา

5691606 ระบบดิจิทัลคอมพิวเตอร์
Digital Computer System

2. จำนวนหน่วยกิต

3 หน่วยกิต (2-2- 5)

3. หลักสูตรและประเภทรายวิชา

วิทยาศาสตรบัณฑิต สาขาวิชาเทคโนโลยีคอมพิวเตอร์ รายวิชาพื้นฐานวิชาชีพ

4. อาจารย์ผู้รับผิดชอบรายวิชา อาจารย์ผู้สอนและกลุ่มเรียน (Section)

ผู้ช่วยศาสตราจารย์ชัยวุฒิ วุทธิสิทธิ์ อาจารย์ผู้สอน Section 1

5. ภาคการศึกษา / ชั้นปีที่เรียน

ภาคการศึกษาที่ 2/2564 ชั้นปีที่ 2

6. รายวิชาที่ต้องเรียนมาก่อน (Pre-requisite) (ถ้ามี)

หลักการวางแผนไฟฟ้าและอิเล็กทรอนิกส์*

7. รายวิชาที่ต้องเรียนพร้อมกัน (Co-requisites) (ถ้ามี)

ไม่มี

8. สถานที่เรียน

คณะเทคโนโลยีอุตสาหกรรม มหาวิทยาลัยราชภัฏอุบลราชธานี

9. วันที่จัดทำหรือปรับปรุงรายละเอียดของรายวิชาครั้งล่าสุด

6 พฤษภาคม 2564

หมวดที่ 2 จุดมุ่งหมายและวัตถุประสงค์

1. จุดมุ่งหมายของรายวิชา

เพื่อให้นักศึกษามีความรู้ ความเข้าใจเกี่ยวกับหลักการและทฤษฎีเบื้องต้นของระบบดิจิทัล ระบบตัวเลข ระบบเลขฐาน และรหัสพีซีคอมิต บูลิน สวิทชิงฟังก์ชัน อุปกรณ์สวิทชิง วงจรตรรอก การลดTHONบูลินฟังก์ชัน ผังคาร์โน ตารางความจริง เกท การออกแบบวงจรคอมบินेशันด้วยวงจรตรรอก การออกแบบวงจร ซีเคเวนเซียล วงจรฟลิปฟลופ รีจิสเตอร์ วงจรนับ วงจรเข้ารหัส วงจรอตอร์หัสหน่วยความจำ

2. วัตถุประสงค์ในการพัฒนา/ปรับปรุงรายวิชา

เพื่อให้นักศึกษานาความรู้ความเข้าใจเกี่ยวกับหลักการและทฤษฎีเบื้องต้นของระบบดิจิทัล ระบบตัวเลข ระบบเลขฐาน และรหัสพีซีคอมิต บูลิน สวิทชิงฟังก์ชัน อุปกรณ์สวิทชิง วงจรตรรอก การลดTHONบูลินฟังก์ชัน ผังคาร์โน ตารางความจริง เกท การออกแบบวงจรคอมบินेशันด้วยวงจรตรรอก การออกแบบวงจร ซีเคเวนเซียล วงจรฟลิปฟลופ รีจิสเตอร์ วงจรนับ วงจรเข้ารหัส วงจรอตอร์หัสหน่วยความจำ ไปประยุกต์ใช้ต่อไป

หมวดที่ 3 ส่วนประกอบของรายวิชา

1. คำอธิบายรายวิชา

หลักการและทฤษฎีเบื้องต้นของระบบดิจิทัล ระบบตัวเลข ระบบเลขฐาน และรหัสพีซีคอมิต บูลิน สวิทชิงฟังก์ชัน อุปกรณ์สวิทชิง วงจรตรรอก การลดTHONบูลินฟังก์ชัน ผังคาร์โน ตารางความจริง เกท การออกแบบวงจรคอมบินेशันด้วยวงจรตรรอก การออกแบบวงจรซีเคเวนเซียล วงจรฟลิปฟลופ รีจิสเตอร์ วงจรนับ วงจรเข้ารหัส วงจรอตอร์หัสหน่วยความจำ

2. จำนวนชั่วโมงที่ใช้ต่อภาคการศึกษา

จำนวนชั่วโมงบรรยายต่อสัปดาห์	30	ชั่วโมง
จำนวนชั่วโมงฝึกปฏิบัติการต่อสัปดาห์	30	ชั่วโมง
จำนวนชั่วโมงการศึกษาด้วยตนเอง	75	ชั่วโมง
จำนวนชั่วโมงที่สอนเสริมในรายวิชา		สอนเสริมตามความต้องการของนักศึกษาเป็นกลุ่ม และเฉพาะราย

3. จำนวนชั่วโมงต่อสัปดาห์ที่อาจารย์ให้คำปรึกษาและแนะนำทางวิชาการแก่นักศึกษาเป็นรายบุคคล

อาจารย์จัดเวลาให้คำปรึกษาเป็นรายบุคคล หรือ รายกลุ่มตามความต้องการ 1 ชั่วโมงต่อสัปดาห์ (เฉพาะรายที่ต้องการ) โดยการประกาศเวลาให้คำปรึกษาผ่านเว็บไซต์ของทางหลักสูตรสาขาวิชา ฯหรือตามตารางเวลาเข้าพบที่กำหนด

หมวดที่ 4 การพัฒนาการเรียนรู้ของนักศึกษา

มาตรฐานการเรียนรู้ และเนื้อหาหรือทักษะรายวิชา	วิธีการสอนที่จะใช้พัฒนาการเรียนรู้	วิธีการวัดและประเมินผล
<p>1. คุณธรรม จริยธรรม</p> <ul style="list-style-type: none"> - ตระหนักในคุณค่าและคุณธรรม จริยธรรม เสียสละ และชื่อสัตย์ สุจริต - มีวินัย ตรงต่อเวลา และความรับผิดชอบต่อตนเองและสังคม - มีภาวะความเป็นผู้นำและผู้ตาม สามารถทำงานเป็นทีม และสามารถแก้ไขข้อขัดแย้ง และลำดับความสำคัญ - เคราะห์สิทธิและรับฟังความคิดเห็นของผู้อื่น รวมทั้งการพัฒนาคุณค่าและศักดิ์ศรีของความเป็นมนุษย์ - เคราะห์ภูมิและรับฟังความคิดเห็นของผู้อื่น รวมทั้งการพัฒนาคุณค่าและศักดิ์ศรีของความเป็นมนุษย์ - เคราะห์ภูมิและรับฟังความคิดเห็นของผู้อื่น รวมทั้งการพัฒนาคุณค่าและศักดิ์ศรีของความเป็นมนุษย์ - สามารถวิเคราะห์ผลกระบวนการ จากการใช้คอมพิวเตอร์ต่อ บุคคลองค์กรและสังคม - มีจารยาระบบทางวิชาการและวิชาชีพ 	<p>- บรรยายพร้อมยกตัวอย่างกรณีศึกษาที่เกี่ยวข้องกับดิจิทัลคอมพิวเตอร์ ตัวอย่างในการวิเคราะห์ สังเคราะห์ รวมถึงการนำไปประยุกต์ใช้พัฒนา</p> <ul style="list-style-type: none"> - อภิปรายกลุ่ม - กำหนดให้นักศึกษาจัดทำโครงการงานย่อยพร้อมจัดทำรายงานประกอบ - วิเคราะห์ปัญหาและแก้ไขด้วยการใช้ทฤษฎีและการออกแบบจราจรทางดิจิทัล 	<ul style="list-style-type: none"> - พฤติกรรมการเข้าเรียน และส่งงานที่ได้รับมอบหมายตามขอบเขตที่ให้และตรงเวลา - มีการอ้างอิงเอกสารที่ได้นำมาทำงาน อย่างถูกต้องและเหมาะสม - วิเคราะห์วงจรไฟฟ้าและเลือกทฤษฎีเพื่อนำมาใช้ได้ - ประเมินผลการใช้ทักษะด้านการคำนวนเพื่อนำมาวิเคราะห์หลักการทางดิจิทัล - ประเมินผลการนำเสนอรายงานใน การจัดทำโครงการงานย่อยที่มอบหมาย - ปฏิบัติการทดลองการต่อวงจรดิจิทัลตามที่กำหนดพร้อมทั้งวัดผลการทดลองที่ได้เทียบกับผลงานทฤษฎี

มาตรฐานการเรียนรู้ และเนื้อหาหรือทักษะรายวิชา	วิธีการสอนที่จะใช้พัฒนาการเรียนรู้	วิธีการวัดและประเมินผล
<p>2. ความรู้</p> <ul style="list-style-type: none"> - มีความรู้และความเข้าใจเกี่ยวกับหลักการและทฤษฎีที่สำคัญในเนื้อหาที่ศึกษา - สามารถวิเคราะห์ปัญหา เข้าใจหลักการ และ อธิบายทฤษฎี ด้านระบบดิจิทัล รวมทั้ง ประยุกต์ความรู้ ทักษะและการใช้เครื่องมือที่เหมาะสมกับการแก้ไขปัญหาและวัดทดสอบได้ - สามารถออกแบบแบบwang จรดิจิทัล ตามทฤษฎีต่างๆ และหาผลเฉลยได้ - รู้ เข้าใจและสนใจพัฒนา ความรู้ ความชำนาญในด้าน การระบบดิจิทัลและการออกแบบ wang จรดิจิทัลพื้นฐานได้ 	<ul style="list-style-type: none"> - บรรยาย ฝึกปฏิบัติในห้องปฏิบัติการ แก้ไขปัญหาโจทย์ เพื่อแก้ไขปัญหาระบบดิจิทัลคอมพิวเตอร์ - การทำงานกลุ่ม การนำเสนอผล การแก้ไขปัญหาทางระบบดิจิทัล และการวิเคราะห์ในกรณีศึกษา - มอบหมายให้ค้นคว้าหาบทความข้อมูลที่เกี่ยวข้อง โดยนำมาสรุป และนำเสนอ การศึกษาโดยใช้ปัญหา และโครงการย่อย 	<ul style="list-style-type: none"> - ทดสอบย่อย สอบกกลางภาคสอบปลายภาค ด้วยข้อสอบข้อเขียน และสอบปฏิบัติ - นำเสนอสรุปการอ่านจากการค้นคว้าข้อมูลที่เกี่ยวข้อง - วิเคราะห์ระบบดิจิทัล และออกแบบ wang จรดิจิทัลนำไปประยุกต์เป็นโครงการย่อยได้ และการจำลองระบบดิจิทัลด้วยโปรแกรม
<p>3. ทักษะทางปัญญา</p> <ul style="list-style-type: none"> - คิดอย่างมีวิจารณญาณและอย่างเป็นระบบ - สามารถรวบรวม ศึกษา วิเคราะห์ และสรุปประเด็น ปัญหาและความต้องการ - สามารถแก้ไขปัญหาระบบดิจิทัลตามความต้องการจากปัญหาที่วิเคราะห์ได้ 	<ul style="list-style-type: none"> - วิเคราะห์จากกรณีศึกษาหรือจากปัญหาที่เกิดขึ้นจริง 	<ul style="list-style-type: none"> - ทดสอบย่อย - สอบกกลางภาคและปลายภาค โดยเน้นข้อสอบที่มีการวิเคราะห์โจทย์ โดยใช้ทักษะด้านการคำนวน การใช้ทฤษฎีพื้นฐาน จนถึงระดับที่สูง - ทดสอบในเชิงปฏิบัติในการต่อ wang จรดิจิทัลและแก้ไขปัญหาทาง wang จรดิจิทัลที่ออกแบบได้

มาตรฐานการเรียนรู้ และเนื้อหาหรือทักษะรายวิชา	วิธีการสอนที่จะใช้พัฒนาการเรียนรู้	วิธีการวัดและประเมินผล
4. ทักษะทางปัญญา <ul style="list-style-type: none"> - คิดอย่างมีวิจารณญาณและอย่างเป็นระบบ - สามารถรวบรวม ศึกษา วิเคราะห์ และสรุปประเด็น ปัญหาและความต้องการ - มีความรับผิดชอบในการพัฒนาการเรียนรู้ทั้งต่อตนเองและทางวิชาชีพอย่างต่อเนื่อง 	<ul style="list-style-type: none"> - วิเคราะห์จากการณ์ศึกษาหรือจากปัญหาที่เกิดขึ้นจริง - จัดกิจกรรมกลุ่มในการวิเคราะห์โจทย์กรณีศึกษาและการนำเสนอวิธีแก้ปัญหา - การปฏิบัติตามใบงานของระบบดิจิทัลได้ตามวัตถุประสงค์ และการเรียนรู้ในห้องปฏิบัติการ - การนำเสนอโครงงานย่อย 	<ul style="list-style-type: none"> - ทดสอบย่อย - ประเมินตนเองและเพื่อนด้วยแบบฟอร์มที่กำหนด - รายงานการศึกษาโครงงานย่อย
5. ทักษะการวิเคราะห์เชิงตัวเลข การสื่อสารและการใช้เทคโนโลยีสารสนเทศ <ul style="list-style-type: none"> - มีความคิดอย่างมีวิจารณญาณและอย่างเป็นระบบ - มีความสามารถในการสืบค้น ตีความ และประเมินสารสนเทศเพื่อใช้ในการแก้ปัญหาอย่างสร้างสรรค์ - สามารถรวบรวม ศึกษา วิเคราะห์ และสรุปประเด็นปัญหาและความต้องการ - สามารถประยุกต์ความรู้และทักษะกับการแก้ไขปัญหาทางคอมพิวเตอร์ได้อย่างเหมาะสม 	<ul style="list-style-type: none"> - มอบหมายงานให้ศึกษาค้นคว้าด้วยตนเอง จากเว็บไซต์ สื่อการสอน e-Learning และทารายงาน โดยเน้นแหล่งที่มาของข้อมูลที่น่าเชื่อถือ - นำเสนอโดยใช้รูปแบบและเทคโนโลยีที่เหมาะสม 	<ul style="list-style-type: none"> - การจัดทำรายงาน และนำเสนอด้วยสื่อเทคโนโลยี - การมีส่วนร่วมในการอภิปรายและวิธีการอภิปราย

หมวดที่ 5 แผนการสอนและการประเมินผล

1. แผนการสอน

สัปดาห์ที่	หัวข้อ/รายละเอียด	จำนวน (ชม.)	กิจกรรมการเรียน การสอน สื่อที่ใช้	ผู้สอน
1	ความรู้เบื้องต้นเกี่ยวกับระบบดิจิทัล - นิยามของ อนาคต และดิจิทัล - วิัฒนาการของระบบดิจิทัล	4	- บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ มอบหมายแบบฝึกหัด - เครื่องคอมพิวเตอร์โปรเจคเตอร์	อ. ชัยวุฒิ
2	เลขฐาน และการเปลี่ยนเลขฐาน -เลขฐานสอง ฐานแปด ฐานสิบและฐานสิบหก การแปลงเลขฐาน ของระบบตัวเลข	4	-บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์ -ชุดทดลองอิเล็กทรอนิกส์ NX-3P	อ. ชัยวุฒิ
3	การคำนวณทางคณิตศาสตร์ -การ บวก ลบ คูณ หาร เลขฐาน คอมพลีเมนต์	4	- บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ มอบหมายแบบฝึกหัด - เครื่องคอมพิวเตอร์โปรเจคเตอร์	อ. ชัยวุฒิ
4	รหัส (CODE) - รหัส BCD 8421 - รหัส Express-3 - รหัสเลขฐานแปด และเลขฐานสิบหก - รหัสเกรย์ , Alphanumeric Code, Parity code	4	- บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ มอบหมายแบบฝึกหัด - เครื่องคอมพิวเตอร์โปรเจคเตอร์	อ. ชัยวุฒิ
5	ลอจิกเกทและพีชคณิตบูลีน -หลักการเบื้องต้นของวงจรลอจิก -ลอจิกเกทและตารางความจริง -ไดอะแกรมเวลา -ทฤษฎีพีชคณิตบูลีน -สมการลอจิก	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์ - ชุดทดลองอิเล็กทรอนิกส์ NX-3P	อ. ชัยวุฒิ

สัปดาห์ที่	หัวข้อ/รายละเอียด	จำนวน (ชม.)	กิจกรรมการเรียน การสอน สื่อที่ใช้	ผู้สอน
6	วงจรคอมบินेशัน <ul style="list-style-type: none"> - สมการลอจิกและวงจรลอจิก - Minterm และ Maxterm - การออกแบบวงจรคอมบินेशัน - การลดรูปสมการลอจิก - การปรับปรุงวงจรลอจิก 	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด <ul style="list-style-type: none"> - เครื่องคอมพิวเตอร์parallel processor - ชุดทดลองอิเล็กทรอนิกส์ NX-3P 	อ. ชัยวุฒิ
7	เทคนิคการลดรูปโดยใช้ผังคาร์โน <ul style="list-style-type: none"> - วิธีการ KARNAUGH MAP - เทคนิคการจับกลุ่ม - การลดรูปสมการในรูปของ POS - Don't care term ผังคาร์โนขนาดใหญ่ 	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด <ul style="list-style-type: none"> - เครื่องคอมพิวเตอร์parallel processor - ชุดทดลองอิเล็กทรอนิกส์ NX-3P 	อ. ชัยวุฒิ
8	สอบกลางภาคเรียน	2 ชม.		
9	ไอซี ดิจิทัล	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด <ul style="list-style-type: none"> - เครื่องคอมพิวเตอร์parallel processor - ชุดทดลองอิเล็กทรอนิกส์ NX-3P 	อ. ชัยวุฒิ
10	การประยุกต์ใช้งานวงจรคอมบินेशัน <ul style="list-style-type: none"> - วงจร Parity Generator/Checker - วงจร Exclusive-OR หรือ Modular-2 -Code converters - วงจรเข้ารหัส/วงจรถอดรหัส - การแสดงผล LED 7 ส่วน -D/A & A/D converters -Multiplexers/Demultiplexers 	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด <ul style="list-style-type: none"> - เครื่องคอมพิวเตอร์parallel processor - ชุดทดลองอิเล็กทรอนิกส์ NX-3P 	อ. ชัยวุฒิ

สัปดาห์ที่	หัวข้อ/รายละเอียด	จำนวน (ชม.)	กิจกรรมการเรียน การสอน สื่อที่ใช้	ผู้สอน
11	ALU : หน่วยคำนวณและเปรียบเทียบ -Magnitude Comparator -Half Adder /Full Adder/IC Adder -Half Subtractor/ Full Subtractor -2's Complement System -ALU IC -Binary Multiplier	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์ - ชุดทดลองอิเล็กทรอนิกส์ NX-3P	
12	วงจรฟลิปฟลופ (Flip-Flop) - ที่นิยมของฟลิปฟลופ - เบนน์เกทแลตซ์ - นอร์เกทแลตซ์ - อาร์เอส พลิปฟลופ ที่ใช้สัญญาณนาฬิกา กระแสต้น - เจ เค พลิปฟลופ ที่ใช้สัญญาณนาฬิกา กระแสต้น - ดี พลิปฟลופ ที่ใช้สัญญาณนาฬิกากระแสต้น - ดีแลตซ์	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์ - ชุดทดลองอิเล็กทรอนิกส์ NX-3P	อ. ชัยวุฒิ
13	วงจรนับ (Counter) วงจรรีจิสเตอร์ (Register) การออกแบบวงจรนับแบบ Synchronous และ Asynchronous	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์ - ชุดทดลองอิเล็กทรอนิกส์ NX-3P	อ. ชัยวุฒิ
14	หน่วยความจำ	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์	อ. ชัยวุฒิ
15	นำเสนอโครงงานย่อย	4	บรรยาย ยกตัวอย่าง ฝึกทำโจทย์ ทดลองปฏิบัติและมอบหมาย แบบฝึกหัด -เครื่องคอมพิวเตอร์โปรเจคเตอร์ - ชุดทดลองอิเล็กทรอนิกส์ NX-3P	อ. ชัยวุฒิ
16	สอบปลายภาค	2 ชม.		

2. แผนการประเมินผลการเรียนรู้

ผลการเรียนรู้ (Learning Outcome)	วิธีการประเมิน	กำหนดเวลาการ ประเมิน (สัปดาห์ ที่)	สัดส่วนของการประเมินผล
1.1, 1.3, 1.4, 1.5, 1.7, 2.1, 2.4, 2.7, 3.1- 3.4, 5.1, 5.3	สอบกลางภาค นำเสนอโครงงานย่อย สอบปลายภาค	8 15 16	20% 20% 30%
1.1, 1.3, 1.4, 1.5, 1.7, 2.1, 2.4, 2.7, 3.1- 3.4, 4.4, 4.6, 5.1, 5.3	การส่งงานตามที่มีขอบหมาย รายบุคคลและรายกลุ่ม การมีส่วนร่วมอภิปรายเสนอความ คิดเห็น	ตลอดภาคการศึกษา	30%

หมวดที่ 6 ทรัพยากรประกอบการเรียนการสอน

1. เอกสารและตำราหลัก

Charles H. Roth,Jr. and Lizy Kurian John, 2008. **Digital Systems Design Using VHDL.** 2nd USA: Thomson..

2. เอกสารและข้อมูลสำคัญ

- กรมอาชีวศึกษา.2524. งจรดิจิทัล ชอ 338 . อักษรเจริญทัศน์, กรุงเทพมหานคร.
- ชนท ชัยยุทธ และ กณพ แก้วพิชัย.2538. **ดิจิทัลพื้นฐาน .** ชีเอ็ดยูเคชั่น จากัด. กรุงเทพมหานคร.
- นรินทร วัฒนกุล.2539. **ดิจิทัลเบื้องต้นและไมโครคอมพิวเตอร์ชิฟเดี่ยว.ชีเอ็ดยูเคชั่น จากัด. กรุงเทพมหานคร.**
- บัณฑิต บัวบุชา.2536. **ทฤษฎีและการออกแบบวงจรดิจิทัล.** สำนักพิมพ์สิกส์เซ็นเตอร์ กรุงเทพมหานคร.
- ศักดิ์ วสิกะนัน และ ชนก วงศ์น้อย, **ดิจิทัลคอมพิวเตอร์อิเล็กทรอนิกส์.ชีเอ็ดยูเคชั่น จากัด. กรุงเทพมหานคร.**
- <http://www.thai.net/loadmuns/index.html>
- <http://www.ruencom.com>
- <http://www.panthip.com>
- <http://www.arip.co.th>
- <http://www.arip.co.th/100qa/index.asp>

3. เอกสารและข้อมูลแนะนำ

- นภทร วัจราพินทร์. 2545. วงจรดิจิทัลและการออกแบบโลจิก. กรุงเทพฯ : สถาบันบุ๊กส์.
- บรรค์ชัย ตุลละสกุล. 2546. การใช้งานโปรแกรมออกแบบวงจรรวมดิจิทัล. กรุงเทพฯ : ชีเอ็ดยูเคชั่น.
- Zoran Salcic and Asim Smailagic. 2000. **Digital Systems Design and Prototyping : Using Field Programmable Logic and Hardware Description Languages**. 2nd Massachusetts : Kluwer Academic Publishers.
- Steve Waterman. 2000. **Digital Logic Simulation and CPLD Programming**. New Jersey: Prentice-Hall.
- Steve Waterman. 2003. **Digital Logic Simulation and CPLD Programming with VHDL**. New Jersey: Prentice-Hall.
- Nigel P. Cook. 2001. **Digital Electronics with PLD Integration**. New Jersey : Prentice Hall.

หมวดที่ 7 การประเมินรายวิชาและกระบวนการปรับปรุง

1. กลยุทธ์การประเมินประสิทธิผลของรายวิชาโดยนักศึกษา

การประเมินประสิทธิผลในรายวิชานี้ ที่จัดทำโดยนักศึกษา ได้จัดกิจกรรมในการนำเสนอวิเคราะห์ความเห็นจากนักศึกษาได้ดังนี้

- การสนทนากลุ่มระหว่างผู้สอนและผู้เรียน
- การสังเกตการณ์จากพฤติกรรมของผู้เรียน
- แบบประเมินผู้สอน และแบบประเมินรายวิชา
- ข้อเสนอแนะผ่านเว็บบอร์ด ที่อาจารย์ผู้สอนได้จัดทำเป็นช่องทางการสื่อสารกับนักศึกษา

2. กลยุทธ์การประเมินการสอน

- การสังเกตการณ์สอนของผู้ร่วมทีมการสอน
- ผลการสอบ
- การทวนสอบผลประเมินการเรียนรู้
- ผลที่ได้จากการทำโครงการน้อยอย่าง

3. การปรับปรุงการสอน

หลังจากการประเมินการสอนในข้อ 2 จึงมีการปรับปรุงการสอน โดยการจัดกิจกรรมในการระดมสมองและหาข้อมูลเพิ่มเติมในการปรับปรุงการสอน ดังนี้

- สัมมนาการจัดการเรียนการสอน
- การวิจัยในและนอกชั้นเรียน

4. การทวนสอบมาตรฐานผลสัมฤทธิ์รายวิชาของนักศึกษา

ในระหว่างกระบวนการสอนรายวิชา มีการทวนสอบผลสัมฤทธิ์ในรายหัวข้อ รวมถึงพิจารณาจากผลที่ได้จากการทำโครงการย่อย และหลังการออกผลการเรียนรายวิชา มีการทวนสอบผลสัมฤทธิ์โดยรวมในวิชาดังนี้

- การทวนสอบการให้คะแนนจากการสุมตรวจนผลงานของนักศึกษาโดยอาจารย์อื่น หรือผู้ทรงคุณวุฒิ ที่ไม่ใช่อาจารย์ประจำหลักสูตร
- มีการตั้งคณะกรรมการในหลักสูตรสาขาวิชา ตรวจสอบผลการประเมินการเรียนรู้ของนักศึกษา โดยตรวจสอบข้อสอบ รายงาน วิธีการให้คะแนนสอบ และการให้คะแนนพฤติกรรม

5. การดำเนินการบททวนและการวางแผนปรับปรุงประสิทธิผลของรายวิชา

จากผลการประเมิน และทวนสอบผลสัมฤทธิ์ประสิทธิผลรายวิชา ได้มีการวางแผนการปรับปรุงการสอน และรายละเอียดวิชา เพื่อให้เกิดคุณภาพมากขึ้น ดังนี้

- ปรับปรุงรายวิชาทุก 3 ปี หรือ ตามข้อเสนอแนะและผลการทวนสอบมาตรฐานผลสัมฤทธิ์ตามข้อ 4
- เปลี่ยนหรือสลับอาจารย์ผู้สอน เพื่อให้นักศึกษามีมุ่งมองในเรื่องการประยุกต์ความรู้นี้กับปัญหาที่มาจากการวิจัยของอาจารย์หรือแหล่งข้อมูลต่างๆ ที่เกี่ยวข้องกับในรายวิชา